



C.P. 16 – 162, 062510 – BUCUREȘTI

tel. 021.4113617, fax 021.4114280

e-mail. office@matrixrom.ro, www.matrixrom.ro

Proiectarea logica a sistemelor decizionale hardware si software.
Aspecte de baza

Capitolul 1. Introducere

Capitolul 2. Cateva concepte de baza in abordarea sistemelor digitale

Capitolul 3. Rezonanta, reversibilitate, reglare, automate

Capitolul 4. Conceptul de circuit de comutatie

Capitolul 5. Conceptul de memorie a circuitelor de comutatie

Capitolul 6. Functii in logica multivalenta. Logica arhetipala

Capitolul 7. Metoda discriminarii

Capitolul 8. Algebra binara

Capitolul 9. Logica de transmisie

Capitolul 10. Hazardul combinational

Capitolul 11. Simplificarea globala a functiilor binare si multivalente, cu iesire vectoriala

Capitolul 12. Optimizarea functiilor digitale in vederea implementarii lor pe structuri logice programabile (SLP)

Capitolul 13. Proiectarea logica a circuitelor de transcodare

Capitolul 14. Circuite de selectie

Capitolul 15. Structuri celulare combinacionale

Capitolul 16. Circuite aritmetice

Capitolul 17. Logica vectoriala

Capitolul 18. Logica algoritmica

Capitolul 19. Algebra booleana si algebrele binare si multivalente

Capitolul 20. O algebra vectoriala a multimilor

Capitolul 21. Logica continua - Logica fuzzy - Logica vectoriala

Capitolul 22. Alte implementari ale functiilor binare

Capitolul 23. Minimizarea sistemelor decizionale hardware si software nedeterministe

Capitolul 24. Specific si avantaje in metoda discriminarii